

ZA-P18D1C2L主板

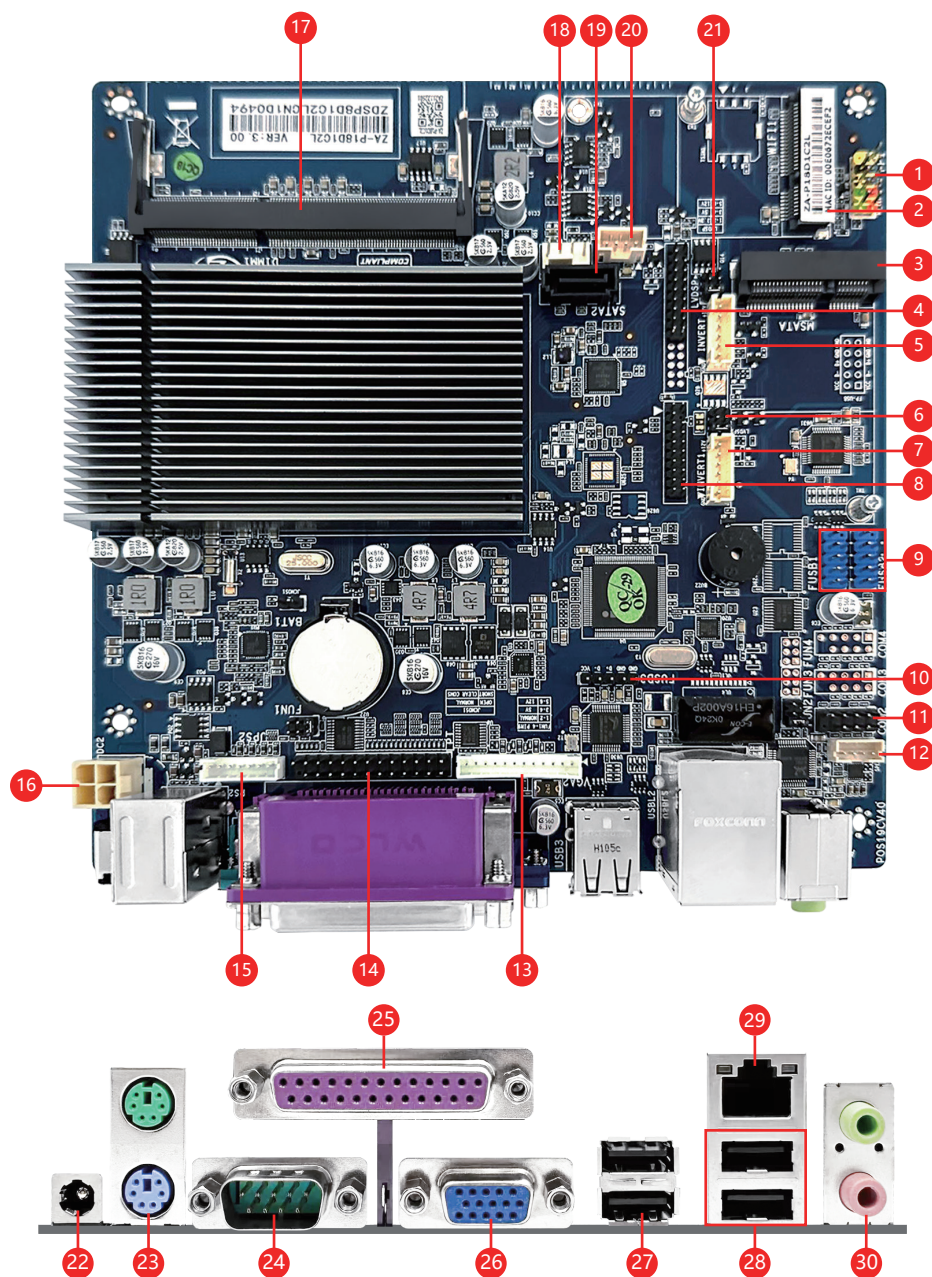
产品特性:

- 英特尔® 赛扬® J1800/J1900 处理器
- 支持2个LVDS/2个EDP/1个VGA显示输出
- 1个串口排针(可支持内置3个串口排针)
- 支持9个USB (4*USB2.0接口/5*USB2.0排针)



ZA-P18D1C2L主板规格

板型尺寸	170mm*170mm
处理器	英特尔® 赛扬® J1800/J1900 处理器
内存	支持1个SO-DIMM DDR3L 1333MHz
BIOS	AMIBIOS 64Mbit 闪存
内置I/O接口	1*Front panel排针 2*Inverter排针 2*LVDSP跳线 2*LVDS/EDP排针 3*FUSB2.0排针(支持5个USB2.0接口) 1*COM口排针 1*功放喇叭排针(2W/CH) 1*VGA排针 1*LPT排针 1*PS/2排针 1*4Pin电源插座 1*CPU_FAN排针 1*SATA数据接口 1*JSATA供电接口
外置I/O接口	1*DC 12V接口 1*PS/2接口 1*COM口 1*LPT接口 1*VGA接口 4*USB2.0接口 1*LAN接口 2*AUDIO接口 (1*LINE OUT、1*MIC)
集成网卡	1*Realtek 8106; 100Mbps/10Mbps以太网控制器
扩展槽/口	1*Mini pcie插槽(MSATA)/1*Mini pcie插槽WIFI(PCIE/USB)
操作系统	Windows7/10, Linux



1	Front panel排针
2	Mini pcie插槽 (WIFI)
3	Mini pcie插槽 (MSATA)
4	LVDS/EDP排针
5	Inverter排针
6	LVDS/EDP跳线
7	Inverter1排针
8	LVDS/EDP排针
9	FUSB1/2排针
10	FUSB3排针
11	COM2排针
12	功放喇叭排针(2W/CH)
13	VGA排针
14	LPT排针
15	PS/2排针
16	4Pin电源插座
17	DDR3内存槽
18	CPU_FAN排针
19	SATA数据接口
20	JSATA供电接口
21	LVDS/EDP跳线

22	DC 12V接口	27	USB2.0接口
23	PS/2接口	28	LAN接口
24	COM口	29	USB2.0接口
25	LPT接口	30	AUDIO接口 (1*LINE OUT、1*MIC)
26	VGA接口		

ZA-P18D1C2L主板定义

(1) Front panel排针

Location	Pin	Definition	Pin	Definition
FP1 (2.54mm)	1	3.3V	2	Power LED
	3	Hard Disk Drive LED	4	GND
	5	Reset Switch	6	Power Switch
	7	GND	8	GND
	9	NC		

(4/8) LVDS/EDP排针

Location	Pin	Definition	Pin	Definition	Pin	Definition	NOTE
EDP_LVDS1 (2mm)	1	EDP_CONN_AUXN	2	EDP_AUXN	2	EDP_LVDS_AUXN	此插针用于在LVDS1和eDP1信号之间进行选择。若需要使用eDP信号，请将跳帽置于左侧，即（1-2）区域。相反，若需要使用LVDS信号，请将跳帽置于右侧，即（2-3）区域。
	4	EDP_CONN_AUXP	5	EDP_AUXP	5	EDP_LVDS_AUXP	
	7	EDP_CONN_TXP0	8	EDP_TXP0	8	EDP_LVDS_TXP0	
	10	EDP_CONN_TXN0	11	EDP_TXN0	11	EDP_LVDS_TXN0	
	13	EDP_CONN_TXP1	14	EDP_TXP1	14	EDP_LVDS_TXP1	
	16	EDP_CONN_TXN1	17	EDP_TXN1	17	EDP_LVDS_TXN1	
	19	EDP_CONN_HPD	20	EDP_HPD	20	EDP_LVDS_HPD	

Location	Pin	Definition	Pin	Definition	Pin	Definition	NOTE
EDP_LVDS2 (2mm)	1	EDP_CONN_AUXN	2	EDP_AUXN	2	EDP_LVDS_AUXN	此插针用于在LVDS1和eDP1信号之间进行选择。若需要使用eDP信号，请将跳帽置于左侧，即（1-2）区域。相反，若需要使用LVDS信号，请将跳帽置于右侧，即（2-3）区域。
	4	EDP_CONN_AUXP	5	EDP_AUXP	5	EDP_LVDS_AUXP	
	7	EDP_CONN_TXP0	8	EDP_TXP0	8	EDP_LVDS_TXP0	
	10	EDP_CONN_TXN0	11	EDP_TXN0	11	EDP_LVDS_TXN0	
	13	EDP_CONN_TXP1	14	EDP_TXP1	14	EDP_LVDS_TXP1	
	16	EDP_CONN_TXN1	17	EDP_TXN1	17	EDP_LVDS_TXN1	
	19	EDP_CONN_HPD	20	EDP_HPD	20	EDP_LVDS_HPD	

(9/10) FUSB排针

Location	Pin	Definition	Pin	Definition
FUSB1 (2.54mm)	1	5V_RUN	2	5V_RUN
	3	USB_PN4	4	USB_PN5
	5	USB_PP4	6	USB_PP5
	7	GND	8	GND
	9	NC	10	GND

Location	Pin	Definition	Pin	Definition
FUSB2 (2.54mm)	1	5V_RUN	2	5V_RUN
	3	USB_PN4	4	USB_PN5
	5	USB_PP4	6	USB_PP5
	7	GND	8	GND
	9	NC	10	GND

Location	Pin	Definition
FUSB3 (2.54mm)	1	VCC
	2	D-
	3	D+
	4	GND
	5	GND

(11) COM排针

Location	Pin	Definition	Pin	Definition
COM2 (2.54mm)	1	2DCD	2	2SIN
	3	2SOUT	4	2DTR
	5	GND	6	2DSR
	7	2RTS	8	2CTS
	9	2RI		

(14) LPT排针

Location	Pin	Definition	Pin	Definition
LPT (2mm)	1	P_STB_R	2	P_AFD_R
	3	P_PD0_R	4	ERR-
	5	P_PD1_R	6	P_INIT_R
	7	P_PD2_R	8	P_SLIN_R
	9	P_PD3_R	10	GND
	11	P_PD4_R	12	GND
	13	P_PD5_R	14	GND
	15	P_PD6_R	16	GND
	17	P_PD7_R	18	GND
	19	ACK-	20	GND
	21	BUSY	22	GND
	23	PE	24	GND
	25	SLCT		

(18) CPU_FAN排针

Location	Pin	Definition
CPU_FAN1	1	GND
	2	+12V
	3	FAN_TAC
	4	FAN_CTL